

**Dr. Carlos Ernesto Carrillo Arellano**

Hora / Dia	Lunes	Martes	Miercoles	Jueves	Viernes
07:00am a 08:30am					
08:30am a 10:00am					
10:00am a 11:30am					
11:30am a 01:00pm	Diseño lógico (F306)	Diseño lógico (F306)	Diseño lógico (F306)		Diseño lógico (F306)
01:00pm a 02:30pm	Arquitectura de Computadoras (G302B)				
02:30pm a 04:00pm	Proyecto de investigación (H283B)				
04:00pm a 05:30pm	Preparación de clase				
05:30pm a 07:00pm	Evaluación de actividades académicas				
07:00pm a 08:30pm					
08:30pm a 10:00pm					

Correo: ceca@azc.uam.mx

Cubículo: H283-B

Extensión: 2294

Área: Sensores y Procesamiento de Señales