

HORA	LUNES	MARTES	MIERCOLES	JUEVES	VIERNES
7:00 a 8:30					
8:30 a 10:00	DISEÑO LOGICO CEL01 SANCHEZ RANGEL FRANCISCO JAVIER	DISEÑO LOGICO CEL01 SANCHEZ RANGEL FRANCISCO JAVIER		DISEÑO LOGICO CEL01 SANCHEZ RANGEL FRANCISCO JAVIER	DISEÑO LOGICO CEL01 SANCHEZ RANGEL FRANCISCO JAVIER
10:00 a 11:30					
11:30 a 13:00					
13:00 a 14:30	ANALISIS DE SISTEMAS DE CONTROL CEL01 LICEAGA CASTRO JESUS ULISES	LABORATORIO DE ARQUITECTURA DE COMPUTADORAS CEL81 ALVARADO NAVA OSCAR	ANALISIS DE SISTEMAS DE CONTROL CEL01 LICEAGA CASTRO JESUS ULISES		ANALISIS DE SISTEMAS DE CONTROL CEL01 LICEAGA CASTRO JESUS ULISES
14:30 a 16:00	ARQUITECTURAS PARALELAS DE COMPUTADORAS CEL81 ALVARADO NAVA OSCAR		ARQUITECTURAS PARALELAS DE COMPUTADORAS CEL81 ALVARADO NAVA OSCAR		ARQUITECTURAS PARALELAS DE COMPUTADORAS CEL81 ALVARADO NAVA OSCAR
16:00 a 17:30					
17:30 a 19:00	DISEÑO LOGICO CEL83 RODRIGUEZ TAPIA VICTOR GONZALO		DISEÑO LOGICO CEL83 RODRIGUEZ TAPIA VICTOR GONZALO	DISEÑO LOGICO CEL83 RODRIGUEZ TAPIA VICTOR GONZALO	DISEÑO LOGICO CEL83 RODRIGUEZ TAPIA VICTOR GONZALO
19:00 a 20:30					
20:30 a 22:00					