

HORA	LUNES	MARTES	MIERCOLES	JUEVES	VIERNES
07:00 a 08:30	MICROPROCESADORES CEL01 GARCIA GALVAN MARIA ANTONIETA		MICROPROCESADORES CEL01 GARCIA GALVAN MARIA ANTONIETA		MICROPROCESADORES CEL01 GARCIA GALVAN MARIA ANTONIETA
8:30 a 10:00	FUNDAMENTOS DE REDES DE COMPUTADORAS CEL01 SALGADO GUZMAN GERARDO		FUNDAMENTOS DE REDES DE COMPUTADORAS CEL01 SALGADO GUZMAN GERARDO		FUNDAMENTOS DE REDES DE COMPUTADORAS CEL01 SALGADO GUZMAN GERARDO
10:00 a 11:30	ANALISIS DE SEÑALES CEL01 VAZQUEZ CERON ERNESTO RODRIGO		ANALISIS DE SEÑALES CEL01 VAZQUEZ CERON ERNESTO RODRIGO	PROCESAMIENTO DIGITAL DE SEÑALES CEL01 ALDUCIN CASTILLO JAVIER	ANALISIS DE SEÑALES CEL01 VAZQUEZ CERON ERNESTO RODRIGO
11:30 a 13:00	PROCESAMIENTO DIGITAL DE SEÑALES CEL01 ALDUCIN CASTILLO JAVIER		PROCESAMIENTO DIGITAL DE SEÑALES CEL01 ALDUCIN CASTILLO JAVIER		
13:00 a 14:30	DISEÑO LOGICO CEL02 COSME ACEVES JOSE FRANCISCO	DISEÑO LOGICO CEL02 COSME ACEVES JOSE FRANCISCO	DISEÑO LOGICO CEL02 COSME ACEVES JOSE FRANCISCO	DISEÑO LOGICO CEL02 COSME ACEVES JOSE FRANCISCO	DISEÑO LOGICO CEL02 COSME ACEVES JOSE FRANCISCO
14:30 a 16:00	DISEÑO LOGICO CEL81 ALCANTARA NAVA JOSE LUIS		DISEÑO LOGICO CEL81 ALCANTARA NAVA JOSE LUIS	DISEÑO LOGICO CEL81 ALCANTARA NAVA JOSE LUIS	DISEÑO LOGICO CEL81 ALCANTARA NAVA JOSE LUIS
16:00 a 17:30	DISEÑO LOGICO CEL84 TAPIA VARGAS VICTOR NOE	DISEÑO LOGICO CEL84 TAPIA VARGAS VICTOR NOE	DISEÑO LOGICO CEL84 TAPIA VARGAS VICTOR NOE	PROCESAMIENTO DIGITAL DE SEÑALES CEL81 VILLEGAS CORTEZ JUAN	DISEÑO LOGICO CEL84 TAPIA VARGAS VICTOR NOE
17:30 a 19:00	PROCESAMIENTO DIGITAL DE SEÑALES CEL81 VILLEGAS CORTEZ JUAN		PROCESAMIENTO DIGITAL DE SEÑALES CEL81 VILLEGAS CORTEZ JUAN		
19:00 a 20:30	MICROPROCESADORES CEL81 TAPIA VARGAS VICTOR NOE		MICROPROCESADORES CEL81 TAPIA VARGAS VICTOR NOE		MICROPROCESADORES CEL81 TAPIA VARGAS VICTOR NOE
20:30 a 22:00					