

Memorias en eventos internacionales

Fecha	Autor(es)	Título
Junio, 2015	O. Alvarado Nava, H. M. Chablé Martínez, E. Rodríguez Martínez	GPGPU Implementation of FIC using Texture Memory
Marzo, 2015	O. Alvarado Nava, B. Almeida Arrieta, H. M. Chablé Martínez, E. Rodríguez Martínez, F. J. Zaragoza Martínez	Parallel implementation for an Evolutionary Algorithm for Function Minimization
Noviembre, 2015	Martínez, M., Acosta, C., Vázquez, I., Di Genaro, S. 2015 IEEE International Autumn Meeting on Power, Electronics and Computing (ROPEC). Ixtapa, Gro.	Event-Triggered Linear Control Design for an Antilock Braking System.

Memorias en eventos nacionales

Fecha	Autor(es)	Título
Noviembre, 2013	Javier Alducin Castillo, Óscar Yáñez Suárez.	Análisis de Gráficas de conectividad funcional cerebral a partir del EEG
Octubre, 2015	Javier Alducin Castillo, Juan Jesús Ocampo Hidalgo, Iván Vázquez Álvarez	Delta-Sigma Converter Processing: aplicación e herramienta de software libre para el análisis y caracterización de convertidores $\Sigma\Delta$.