

HORA	LUNES	MARTES	MIERCOLES	JUEVES	VIERNES
07:00 a 08:30					PROCESAMIENTO DIGITAL DE SEÑALES CEL02 VAZQUEZ CERON ERNESTO RODRIGO
8:30 a 10:00	PROCESAMIENTO DIGITAL DE SEÑALES CEL02 VAZQUEZ CERON ERNESTO RODRIGO		PROCESAMIENTO DIGITAL DE SEÑALES CEL02 VAZQUEZ CERON ERNESTO RODRIGO		
10:00 a 11:30	ARQUITECTURA DE COMPUTADORAS CEL01 RODRIGUEZ MARTINEZ EDUARDO ☒	LABORATORIO DE DISEÑO LÓGICO CEL02 SANCHEZ RANGEL FRANCISCO JAVIER	ARQUITECTURA DE COMPUTADORAS CEL01 RODRIGUEZ MARTINEZ EDUARDO ☒		ARQUITECTURA DE COMPUTADORAS CEL01 RODRIGUEZ MARTINEZ EDUARDO ☒
11:30 a 13:00	DISEÑO LOGICO CEL03 ALVARADO NAVA OSCAR		DISEÑO LOGICO CEL03 ALVARADO NAVA OSCAR	DISEÑO LOGICO CEL03 ALVARADO NAVA OSCAR	DISEÑO LOGICO CEL03 ALVARADO NAVA OSCAR
13:00 a 14:30	INTRODUCCION A LA ELECTRONICA CEL01 OCAMPO HIDALGO JUAN JESUS		INTRODUCCION A LA ELECTRONICA CEL01 OCAMPO HIDALGO JUAN JESUS		INTRODUCCION A LA ELECTRONICA CEL01 OCAMPO HIDALGO JUAN JESUS
14:30 a 16:00		15:45 a 18:00 FUNDAMENTOS DE REDES DE COMPUTADORAS CEL81 POPNIKOLOV POTCHINKOV ROSSEN PETROV		15:45 a 18:00 FUNDAMENTOS DE REDES DE COMPUTADORAS CEL81 POPNIKOLOV POTCHINKOV ROSSEN PETROV	
16:00 a 17:30	INTRODUCCION A LAS COMUNICACIONES CEL81 VIVEROS TALAVERA JOSE GUADALUPE		INTRODUCCION A LAS COMUNICACIONES CEL81 VIVEROS TALAVERA JOSE GUADALUPE		INTRODUCCION A LAS COMUNICACIONES CEL81 VIVEROS TALAVERA JOSE GUADALUPE
17:30 a 19:00	SISTEMAS DIGITALES CON MICROCONTROLAD CEL81 LAGOS ACOSTA MARIO ALBERTO		SISTEMAS DIGITALES CON MICROCONTROLAD CEL81 LAGOS ACOSTA MARIO ALBERTO		SISTEMAS DIGITALES CON MICROCONTROLAD CEL81 LAGOS ACOSTA MARIO ALBERTO
19:00 a 20:30	ARQUITECTURA DE COMPUTADORAS CEL82 COSME ACEVES JOSE FRANCISCO		ARQUITECTURA DE COMPUTADORAS CEL82 COSME ACEVES JOSE FRANCISCO		ARQUITECTURA DE COMPUTADORAS CEL82 COSME ACEVES JOSE FRANCISCO

20:30 a 22:00	DISEÑO LOGICO CEL82 LAGOS ACOSTA MARIO ALBERTO	DISEÑO LOGICO CEL82 LAGOS ACOSTA MARIO ALBERTO	DISEÑO LOGICO CEL82 LAGOS ACOSTA MARIO ALBERTO		DISEÑO LOGICO CEL82 LAGOS ACOSTA MARIO ALBERTO
---------------	---	---	---	--	---