

AUTOEVALUACIÓN UNIDAD VI TEMPORIZACION DE CICLOS DE BUS MICROPROCESADORES SAI

1. ¿Cuál es la finalidad de las señales BHE' y A₀ en el 8086? Indique la tabla de valores posibles de estas señales.
2. ¿Qué información aparece en el bus multiplexado del 8086 cuando la señal ALE se activa (ALE=1)?
3. ¿Qué función tienen los bits de status S₀, S₁, S₂, S₃, S₄, S₆, S₆ y S₇? (Indique tablas)
4. ¿Qué finalidad tienen cada una de las terminales DEN' y DT/R' del 8086?
5. ¿Cuáles son las tres funciones principales que realiza el generador de reloj 8284?
6. ¿Qué características presenta las diversas **señales de reloj** que provee el 8284?
7. ¿Para qué se emplea la señal F/C' del 8284?
8. ¿Cómo se realiza la demultiplexación del bus de direcciones en el 8086? Muestre diagrama.
9. Haga un diagrama de señales de cada uno de los estados T del ciclo de bus solicitados:
 - a) T1, T2, T3 y T4 ciclo de bus de escritura
 - b) T1, T2, T3 y T4 ciclo de bus de lectura
 - c) T1, T2, T3 y T4 ciclo de bus de reconocimiento de interrupción
10. ¿Para qué se utilizan buffers bidireccionales en el bus de datos y como se interconectan con el 8086?
11. ¿Para qué se utiliza la terminal READY en el 8086?
12. ¿Qué función realiza el 8288 cuando se conecta al 8086? ¿Cómo se interconecta con el 8086?
13. ¿Mencione la diferencia de modo mínimo y modo máximo del 8086?
14. ¿Qué condiciones de los 8086 indican las terminales QSI y QSO? Mostrar tabla.
15. La salida PCLK del 8284A es de _____MHz si el oscilador de cristal opera a 14 MHz.
16. Normalmente, ¿cuáles conexiones de bus del microprocesador 8086 son demultiplexadas?
17. ¿Cuál circuito integrado TTL es utilizado frecuentemente para demultiplexar los buses 8086?
18. ¿Qué señal es utilizada en el 8086 para seleccionar la dirección del flujo de datos a través del "buffer" bidireccional de bus 74LS245?
19. Un ciclo de bus es igual a _____ periodos de reloj.
20. Si la entrada CLK a los 8086/8088 es de 4 MHz, ¿cuánto dura un ciclo de bus?
21. ¿Cuánto tiempo está permitido para acceso de memoria cuando los 8086 operan con un reloj de 5 MHz?
22. Si la terminal READY es conectada a tierra introducirá estados de _____ en el ciclo de bus del 8086.
23. ¿Qué función realiza la entrada ASYNC al 8284A?
24. ¿Cuáles niveles lógicos deben ser aplicados a AEN1 y RDY1 para obtener un 1 lógico en la terminal READY? (Asuma que AEN2 tiene un nivel lógico 1.)